

2024-25 Güz Yarıyılı BMM 203 Elektronik-1 Dersi Ödev konuları

Uygulama Devre İsimleri

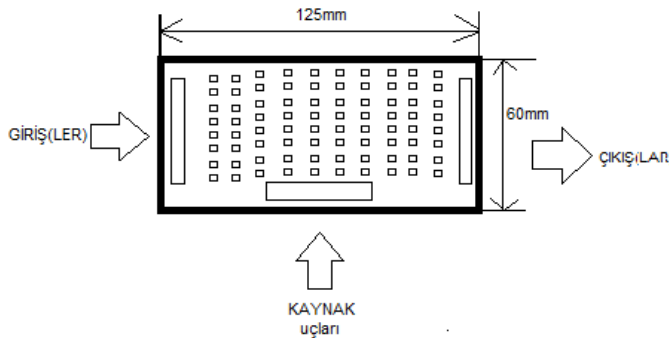
1. Tam dalga doğrultucu+Filtre devresi
2. Yarım dalga doğrultucu+Filtre+Zener diyot regülasyon devresi
3. İki girişli Lojik AND+OR Kapısı devreleri (Diyotlu)
4. İki girişli Lojik AND+OR Kapısı devreleri (Transistörlü)
5. Ortak emiterli BJT transistör yükselteç devresi
6. Ortak kollektörlü BJT transistör yükselteç devresi

Ödev konu numaralarına göre ilgili öğrenci listeleri ekli listede verilmiştir. Öğrenciler kendi isimlerinin karşısında bulunan numaranın karşılığı ödevi gerçekleştireceklerdir.

Not: Her bir öğrencinin ödevinin özgünlüğüne dikkat edilecektir. Bu sebeple ödevlerde sayısal değer verilmemiştir.

Ödevler hazırlanırken dikkat edilmesi gerekenler

1. Uygulamalar devre benzetim(simülasyon) programlarında (Ör: PSPICE, Proteus vb.) denenmeli ve bu bilgiler öğrenci raporlarına eklenmelidir.
2. Raporlarda devre şeması, çalışma prensibi analizi (teorik ve analitik olarak) ve Simülasyon grafikleri (Giriş çıkış aynı grafik üzerinde gösterilecektir) verilecektir.
3. Devre lehimlenecek şekilde **delikli pertinaks** veya **bakır plakaya baskı devre (PCB)** üzerinde yapılacaktır. (Daha sonra karışıklık olmaması için ödev tesliminde devreler üzerine etiketleme "Ad-Soyad-Öğrenci No" yapılmalıdır.)
4. Kart boyutları 125mm(Boy)-60mm(En) olacaktır. Giriş, Çıkış ve Kaynak uçları şeklindeki gibi uygun konumda ve ölçüm için pinler çıkarılmalıdır.



Not:

*Herkes kendine ait bir devre kartı ile ödev teslimi yapacaktır. Kartlar, daha sonra iade edilecektir.

*Ödev teslimi şahsen olup, öğrenci Elektronik Laboratuvarında Osiloskop/ölçü aleti/Güç kaynağı kullanılarak ödev devresinin bağlantısını yapacak ve öğretim elemanına devreyi çalıştırarak teslim edecektir.

*Teslim tarihi: **19 Aralık 2025**